

- 11.15 V.F. Weisskopf - 'Particles and symmetries (2)'
- Wednesday 28 July**
- 8.30 F. Bourgeois - 'Electronic detectors and nuclear instrumentation (5)'
- 10.00 J. Petersen - 'Electronic detectors and nuclear instrumentation (6)'
- 11.15 V.F. Weisskopf - 'Particles and symmetries (3)'

Thursday 29 July

- 8.30 -
- 10.00 J. Petersen - 'Electronic detectors and nuclear instrumentation (7)'
- 11.15 V.F. Weisskopf - 'Particles and symmetries (4)'

Friday 30 July

- 8.30 -
- 10.00 -
- 11.15 -

Next week :

Monday 2 August

- 8.30 -
- 10.00 D. Jacobs - Electronic detectors and nuclear instrumentation (8)
- 11.15 V.F. Weisskopf - Particles and symmetries (5)

Tuesday 3 August

- 8.30 D. Jacobs - Electronic detectors and nuclear instrumentation (9)
- 10.00 D. Treille - Proton lifetime
- 11.15 V.F. Weisskopf - Particles and symmetries (6)

Wednesday 4 August

- 8.30 Hilke/Bourgeois/Petersen/Jacobs - Electronic detectors and nuclear instrumentation (10) (Demonstration)
- 10.00 F. James - Monte Carlo (1)
- 11.15 H. Schopper - High energy physics - where does it go ?

Thursday 5 August

- 8.30 -
- 10.00 F. James - Monte Carlo (2)
- 11.15 V.F. Weisskopf - Particles and symmetries (7)

Friday 6 August

- 8.30 -
- 10.00 -
- 11.15 V.F. Weisskopf - Particles and symmetries (8)

All lectures are held in the Auditorium and given in English.

Fellows and Associates Services
Tel. 4471

INFORMATIONS GENERALES GENERAL INFORMATION

LIBRARY USERS' SURVEY

In the last four weeks about 850 questionnaires have been returned. I should like to thank all those who have answered for the many additional comments and suggestions which will be studied fully in the course of the analysis, an account of which will be published later this year.

The results of the Survey will have an important influence on the future of CERN Library Services. I should therefore like to appeal to all those who have not yet done so to fill in the questionnaire as soon as possible but in any case no later than 31st July.

If you need a questionnaire form, copies in English or French are still available at the Central Library and Divisional Secretariats.

A. Günther

SOUVENIR PHOTOS Reminder

During the visit of His Holiness John-Paul II to CERN, the Vatican official photographers took a certain number of colour photos. The most interesting among these will be on show on the first floor of the Administration Building and can be ordered by filling in the appropriate form and slipping it in the box alongside the exhibition windows where the forms are available. Please don't forget to sign.

Documentation Department

PHOTOS SOUVENIR Rappel

Lors de la visite de Sa Sainteté Jean-Paul II au CERN, les photographes officiels du Vatican ont pris un certain nombre de photos couleurs. Les plus intéressantes seront exposées au premier étage du Bâtiment de l'Administration et pourront être commandées au moyen d'un formulaire approprié qu'il suffira de remplir sur place et de glisser dans la boîte à côté des vitrines d'exposition, où ces formulaires seront à disposition. Prière de ne pas oublier de signer.

Département Documentation

INTERNAL MOBILITY

Internal recruitment has been authorized for the following posts vacant for the

I – LEP PROJECT

– TECHNICIAN - HND level in electronics (SPS) LEP-CO

To participate in the design, development, testing, installation and maintenance of Multi-Microprocessor Assemblies (MMA) for the LEP control system. To develop processor and peripheral interface modules in ESONE-E3S system.

Experience in high-level language for control applications and microprocessor assembly language is required. The candidate must have experience in the design of complex peripheral interfacing and microprocessor systems.

– TECHNICIAN - HND level in electronics (SPS) LEP-CO

To participate in the design, development, testing installation and maintenance of the LEP Message Transfer System (MTS). To develop processor and HDLC interface modules in ESONE-E3S system.

Experience in communication systems using HDLC protocol and in microprocessor assembly language is an advantage. The candidate must have experience in the design of complex peripheral interfacing and microprocessor systems.

– TECHNICIAN - HND level in electronics (SPS) LEP-CO

To supervise the operation of a QUEST computer-aided design system for LEP. To assist in the creation of additional facilities for this system, and to train operators using the system. To design or assist in the design of complex electronic circuit boards using computer-aided design methods.

– TECHNICIAN - OND/HND level in civil engineering and metalwork (SPS) LEP-IN

To develop the details of a project and to define, on the basis of verbal instructions and/or rough sketches, the materials to be used. Good knowledge of metalwork (locksmithing for building construction). Experience in equipment lay-out, cable-laying, pipe-fitting and ventilation ducts. To determine the lay-out of all the equipment relating to the underground work sites and surface buildings. To supervise and participate in the installation of this equipment.

– TECHNICIAN - OND/HND level in civil engineering and metalwork (SPS) LEP-IN

To design and prepare metallic structure plans for the LEP shaft buildings and underground work sites. The installation work planning requires the use of complete factory pre-fabrication methods and surface assembly of as many components as possible of the shafts structure.

The work involves firstly design-office study of the components themselves (some designing experience required) as well as the design of all tools and models needed at

MOBILITÉ INTERNE

Le recrutement interne a été autorisé pour les postes suivants vacants au

I – PROJET LEP

– TECHNICIEN - Niveau BTS en électronique (SPS) LEP-CO

Participer à la conception, développement, installation et maintenance d'ensembles multi-microprocesseurs (MMA) pour le système de contrôle du LEP. Développer des modules processeurs et périphériques basés sur le système E3S-ESONE.

L'expérience d'un langage haut niveau pour des applications de contrôle et de langages assembleurs pour microprocesseurs est requise. Le candidat devra avoir l'expérience de la conception d'interfaces de périphériques complexes et de systèmes à microprocesseurs.

– TECHNICIEN - Niveau BTS en électronique (SPS) LEP-CO

Participer à la conception, développement et maintenance du système de transfert de messages (MTS) du LEP. Développer des modules processeurs et des interfaces HDLC basés sur le système E3S-ESONE.

L'expérience de systèmes de communication utilisant le protocole HDLC et de langages assembleurs pour microprocesseurs est un avantage. Le candidat devra avoir l'expérience de la conception d'interfaces de périphériques complexes et de systèmes à microprocesseurs.

– TECHNICIEN - Niveau BTS en électronique (SPS) LEP-CO

Superviser l'opération d'un système d'études pour le LEP assisté par ordinateur QUEST. Collaborer à la création de fonctions supplémentaires pour ce système et à la formation des opérateurs. Etudier ou participer aux études de circuits électroniques complexes utilisant des méthodes assistées par ordinateur.

– TECHNICIEN - Niveau BT/BTS en constructions métalliques, exécution de travaux de génie civil (SPS) LEP-IN

Développer les détails d'un projet et déterminer les caractéristiques du matériel sur la base d'instructions verbales et/ou de croquis sommaires. Bonnes connaissances des constructions métalliques (serrurerie) du bâtiment. Expérience de l'implantation d'équipement, cheminement de câbles, tuyauteries, gaines de ventilation. Déterminer l'implantation de tout le matériel relatif aux ouvrages souterrains et de surface. Superviser et participer à l'installation de ce matériel.

– TECHNICIENS - Niveau BT/BTS en constructions métalliques, exécution de travaux de génie civil (SPS) LEP-IN

Concevoir et établir les plans des infrastructures métalliques des puits et des zones souterraines du LEP.

Le planning d'installation impose un recours à des méthodes de préfabrifications complètes en usine et d'assemblage en surface d'éléments équipés le plus complètement possible (pour les armements de puits).

the pre-assembly stage; this will be followed by the manufacturing, assembly and installation.

This post can be adapted to suit candidates with a higher level of qualifications.

– **TECHNICIAN - OND/HND level in a technical field (SPS) LEP-IN**

To plan and organize the movement of equipment for the LEP installations. To ensure the smooth running of the plans throughout the civil engineering work.

– **ENGINEER – University degree in an engineering field (SPS) LEP-IN**

To be responsible for a centralised unit, to which all overall plans concerning the LEP project must be submitted for approval. To ensure the follow-up and co-ordination of all overall plans.

Qualifications required:

- an education permitting the rapid evaluation of proposed changes.
- a good sense of organisation and method.
- an ability to ensure the necessary approval procedure within given time-limits.
- very good sense of human relations.

If you wish to know more about job opportunities in the above areas, please contact S. AMDAL, LEP Staff Coordinator (Ext. 4125).

II – PS DIVISION

– **ELECTRONICS ENGINEER OR PHYSICIST (PS/BR)**

University degree in Electronics Engineering or Physics. Experience in modern analogue electronics techniques as used in an accelerator environment. Knowledge of beam dynamics and experience in accelerator operation would be an asset.

Assignment

As a Booster Supervisor, to take responsibility for the operation and performance of the Booster Synchrotron, assisted by an operation technician.

To analyze and work on analogue electronic circuits and their interaction with the beam (feedback systems, beam diagnostics, etc.) with a view to increasing beam intensity and optimizing beam quality.

If you wish to know more about the above post, please contact U. JOHNSEN (Ext. 4127) to arrange for an informal discussion with the supervisor concerned.

Le travail est d'abord un travail d'étude (expérience de bureau d'étude nécessaire) des éléments eux-mêmes, mais aussi de tous les outillages et mannequins nécessaires à ces préassemblages; ensuite, il s'agira d'un suivi des fabrications, assemblages et installations de ces structures.

Le poste pourra être adapté aux candidats ayant le niveau de qualifications supérieur.

– **TECHNICIEN - Niveau BT/BTS dans un domaine technique (SPS) LEP-IN**

Préparer l'organisation des mouvements de matériel dans le cadre de l'installation du LEP. Assurer le bon fonctionnement de cette organisation pendant la durée des chantiers.

– **INGENIEUR - Diplôme universitaire dans un domaine technique (SPS) LEP-IN**

Assurer le suivi et la coordination des plans généraux du projet LEP. Tous ces plans généraux, quelles que soient leurs origines, doivent être distribués pour approbation par une unité centralisée sous la responsabilité du candidat sélectionné qui devra avoir:

- un bagage technique suffisant pour pouvoir juger rapidement de l'incidence des modifications proposées,
- des qualités d'organisation, un esprit méthodique et ordonné,
- une autorité suffisante pour pourvoir assurer, dans les délais impartis, le fonctionnement des circuits d'approbation,
- un excellent contact humain.

Si vous désirez en savoir davantage concernant les possibilités d'emploi dans les domaines ci-dessus, veuillez vous mettre en rapport avec S. AMDAL (Tél. 4125), Co-ordonnateur du personnel LEP.

II – DIVISION PS

– **INGENIEUR EN ELECTRONIQUE OU PHYSICIEN (PS/BR)**

Diplôme d'Ingénieur en Electronique ou diplôme universitaire en physique. Expérience des techniques d'électronique analogiques modernes utilisées autour d'un accélérateur. La connaissance de la dynamique de faisceau et l'expérience de l'opération d'un accélérateur seraient un avantage.

Fonctions

En qualité de "Booster Supervisor" assurer l'exploitation et la performance du Booster Synchrotron avec l'assistance d'un technicien d'exploitation.

Analyser et travailler sur les circuits d'électronique analogique et leur interaction avec le faisceau (systèmes de contre-réaction, diagnostique du faisceau, etc.) dans le but d'augmenter l'intensité du faisceau et d'optimiser sa qualité.

Si vous désirez en savoir plus au sujet de ce poste, veuillez vous mettre en rapport avec U. JOHNSEN (Tél. 4127) en vue d'une discussion avec le supérieur hiérarchique concerné.

LISTE DES POSTES VACANTS AU 13 JUILLET 1982

<u>No de Poste</u>	<u>No de Vacance</u>	<u>Titre</u>	<u>Grade</u>
EP-DI-058 *	81-70	Physicien	9
		—	
DD-ES-FE-002	82-18	Technicien (Electronique)	5
		—	
PS-OP-MO-107 *	82-23	Technicien d'Exploitation (Accélérateur)	6
		—	
ISR-GE-CS-084/LEP *	82-17	Technicien d'Exploitation (Réfrigération & Climatisation)	6
		—	
SPS-AOP-323 *	82-22	Ingénieur ou Physicien	9
		—	
SB-AC-ME-167 *	82-24	Mécanicien	4
SB-DI-453 *	81-69	Employé(e) Administratif(ve)	4
SB-CB-BM-506/LEP *	82-8	Technicien (Métré des Travaux)	7
		—	
FI-M-DB-027	82-19	Employé(e) Administratif(ve)	5
FI-M-145	82-1	Employé(e) Administratif(ve) (Traitement des Données)	5
FI-M-TE-149	82-20	Technicien (Mécanique)	7
		—	
HS-SY-SF-066 *	82-21	Chef du Service Secours et Feu	10(11)

NOTA : Ces vacances de poste sont publiées à l'intention des Titulaires seulement, à l'exception de celles suivies d'un astérisque pour lesquelles un recrutement à l'extérieur a été autorisé. Pour les membres du personnel qui désirent postuler un emploi mais hésitent car ils ne possèdent pas toutes les qualifications requises pour cet emploi, une formation adéquate pourrait être envisagée. Ils sont donc encouragés à manifester leur intérêt.

Les emplois vacants des autres Organisations et Instituts peuvent être consultés aux tableaux d'affichage du Bâtiment de l'Administration et du Bureau de Réception du Département du Personnel.