

SEMINARS SEMINAIRES

data-driven processor, where data and instruction flows can run concurrently. Finally, the compiler of the high level language and the simulator allow us to present some preliminary results of the LAU system, which is currently under construction.

MARDI 3 JUILLET

PRESENTATION TECHNIQUE

de 09h00 à 11h30

Parking Bât. 867, F-G6 site de Prévessin et

de 13h30 à 16h30

Parking PTT, Bât. 63, C2 site de Meyrin

HANS KNURR KG (D), représenté par KNURR AG (CH), expose du matériel dans le domaine de la mécanique électronique 19" : armoires, caissons, pupîtres, boîtiers et différents systèmes comme EUROCARD, AEC-NIM, CAMAC... + chariots laboratoire, systèmes chariots pour moniteurs, réglettes avec prise, alimentations, boîtiers en plastique, armoire climatique Bosch, armoire 19" étanche haute fréquence, coffrets et outillage pour l'électronique.

Langues : allemand, anglais, français

5r@2ÈÈÊE!lÈ5È5^ : ** Diraison / FI / 4585

PRESENTATION TECHNIQUE

de 10h00 à 12h00 et de 14h00 à 16h00

Salle 1-007, Bât. 17, D4 site de Meyrin

MARL I SA (CH) propose en démonstration un ensemble miniordinateur écran graphique couleur, modèle 5000-5014 de MEGATEK (USA) et un terminal graphique couleur, modèle 6200 A de RAMTEK (USA).

Langue : anglais

5SSÈ5iB25i2è2ÈÈ : ** Diraison / FI / 4585

FRIDAY 6 JULY

CERN COMPUTER SEMINAR

at 11.00 hours - Council Chamber

"LAU SYSTEM: An example of data directed multiprocessor architecture"

by J.C. Syre / Centre d'Etudes et de Recherche de Toulouse

Abstract: The talk describes both the software and hardware specifications of the LAU parallel system, whose main feature is the data-driven sequencing control. The single assignment rule, which states that a variable may be assigned at most once during program execution, implies many new effects to deal with parallel programming and parallel processing, away from the conventional Von Neumann machine which is not adapted, in our opinion, to them. From a software point of view, a high level language is defined. Statements are syntactically not very different from usual ones, but they semantically imbed their data-driven sequencing and their parallel asynchronous execution. From a hardware point of view, a global multi-processor structure is proposed. The paper focuses on the implementation of an elementary

MONDAY 9 JULY

EP SEMINAR

at 17.00 hours - Auditorium

"Direct photon production at the ISR"

by P. Mouzourakis / CERN

TUESDAY 10 JULY

CERN PARTICLE PHYSICS SEMINAR

at 16.00 hours - Auditorium

"Parity non-conservation in atoms and the Weinberg-Salam model"

by E.D. Commins / University of California, Berkeley

THURSDAY 12 JULY

CERN COLLOQUIUM

at 16.00 hours - Auditorium

"Production of free quarks in the early universe"

by R.V. Wagoner / Stanford University

POUR INFORMATION / FOR INFORMATION

VENDREDI 6 JUILLET

SEMINAIRE DU LAPP

à 10h30 - Amphithéâtre du LAPP

Laboratoire d'Annecy-le-Vieux de Physique des Particules, Chemin de Bellevue, Annecy-le-Vieux (Haute-Savoie), France

"Possible dibaryon and other new polarization results from the ZGS"

by H. SPINKA / Argonne
(in english)

à 14h30 - Amphithéâtre du LAPP

"Choix du transfert de référence q₀ pour les corrections de QCD au modèle des partons"

par R. NATAF / IPN Orsay

Renseignements complémentaires auprès de H. Pessard / CERN-EP, tél. 6526, ou Laboratoire d'Annecy-le-Vieux, tél. (023) 23.32.45, int. 327.